□ 교육과정 (3Days)

		(SDays)							
과 5	목 명	OrCAD/Allegi	o를 이용한 PCB회로설계/기초교육	교육번호					
교육일정 3 days				교육비		인원			
강 시	나 명	나인플러스0	ㅏ이티(주) AE	대상	전자, 전기, 반도체 관련지		관련자		
교육목표		1. Cadence Tool 기본 사용 능력 배양 2. 회로 특성에 따른 Layout 능력 배양 3. 최적의 Artwork 능력 개발							
교육내용		디지털 컨버젼스에 따라 PCB Artwork의 설계 기술은 중요한 분야로 인식되고 있으며, EMI/EMC를 감안한 설계 방법론의 교육은 실무 중심 교육에 있어 핵심 분야를 차지하고 있다. 다층, 고속, 고밀도 PCB 설계에 필요한 Artwork 기법 및 Floorplaning을 통한 부품 배치, 세부회로의 Driven Rule을 지정하여 설계 특성을 부여하고 부품 또는 회로의 Design Reuse에 효과적인 대응이 가능하도록 Artwork 실무 초기교육 능력 개발에 교육의 목적이 있다.							
사전지식 활용장비		전기/전자/통신/정보통신 분야 개발/엔지니어							
활용 분류	일자	Cadence OrCAD PCB Designer 시 간 내 용							
正市	르시	시신	니 기	-					
	1일차	1. OrCAD Capture(Design Entry CIS) Schematic 설계법 2. Part Symbol 생성 및 수정 3. Annotate/Design Rule Check/Bill of Material 실행 4. PCB Editor Footprint matching 방법 5. Netlist 생성 6. OrCAD(Allegro) PCB Editor User Interface 7. PCB Editor Design Library 구성 및 특징 8. PCB Editor 기본 환경설정							
	일자	시 간	내 용						
	2일차	10:00~17:00 (7시간)	(2) Psychol Type Seame Type Typ	ootprint의 생성 acce-Mounted Device Franciers Franciers					

분류	날짜	시 간	내용		
	3일차	10:00~17:00 (7시간)	1. Logic의 Import/Update 방법 2. Manual 단축키 활용법 3. Padstack 및 Symbol의 Update 4. Manual 및 Quick Placement 5. Advanced Placement 6. Interactive Manual 및 Automatic Routing 7. Copper Area 및 Plane/Glossing 8. 설계 검사(Status) 활용법/Gerber File 생성 및 출력		
	날짜	시 간			
비	고				